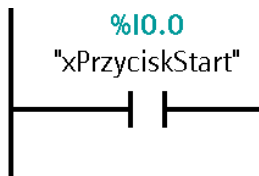


Instrukcje bitowe - styk NO



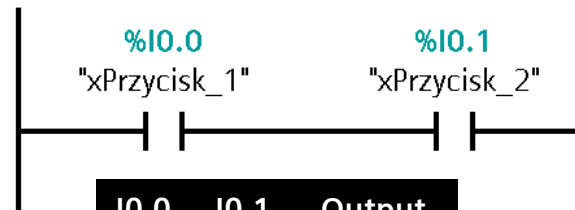
Styk NO – normlanie otwarty



Styk NO jest **zamknięty** („przewodzi”) wtedy, gdy przypisany do niego bit zmiennej I0.0 przyjmuje wartość **TRUE / 1**

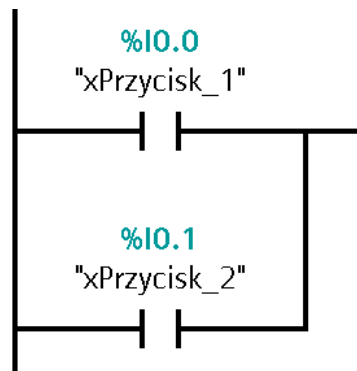
Styk NO jest **otwarty** („nie przewodzi”) wtedy, gdy przypisany do niego bit zmiennej I0.0 przyjmuje wartość **FALSE / 0**

Operacja AND



I0.0	I0.1	Output
0	0	FALSE
0	1	FALSE
1	0	FALSE
1	1	TRUE

Operacja OR

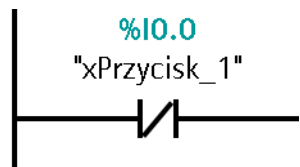


I0.0	I0.1	Output
0	0	FALSE
0	1	TRUE
1	0	TRUE
1	1	TRUE

Instrukcje bitowe - styk NC



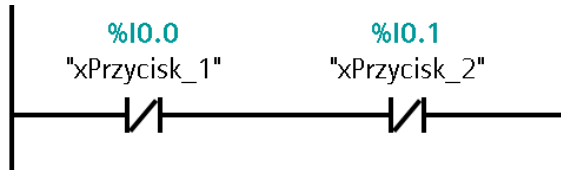
Styk NC – normlanie zamknięty



Styk NC jest **zamknięty** („przewodzi”) wtedy, gdy przypisany do niego bit zmiennej I0.0 przyjmuje wartość **FALSE / 0**

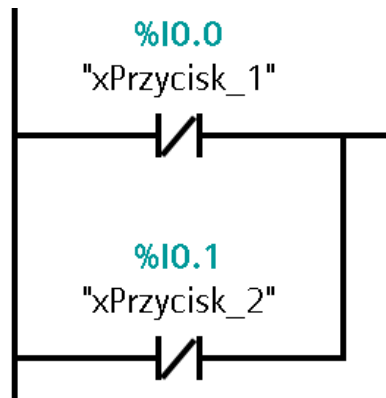
Styk NC jest **otwarty** („nie przewodzi”) wtedy, gdy przypisany do niego bit zmiennej I0.0 przyjmuje wartość **TRUE / 1**

Operacja NOR



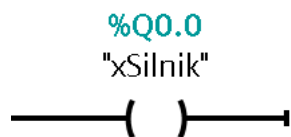
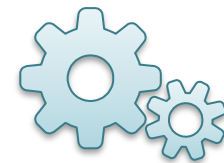
I0.0	I0.1	Output
0	0	TRUE
0	1	FALSE
1	0	FALSE
1	1	FALSE

Operacja NAND



I0.0	I0.1	Output
0	0	TRUE
0	1	TRUE
1	0	TRUE
1	1	FALSE

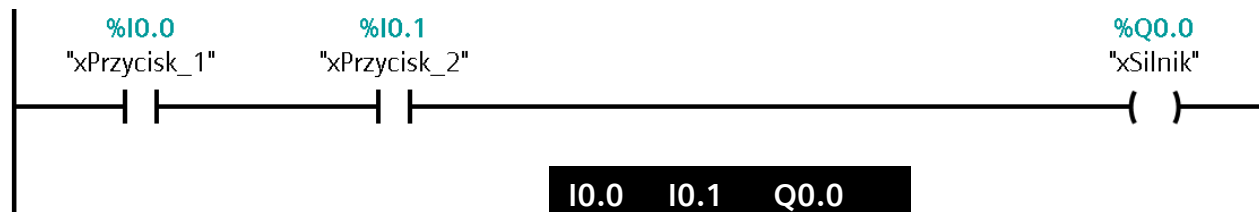
Instrukcje bitowe - cewka



Cewka – instrukcja ustawiająca bit zmiennej.

Ustawia stan **TRUE / 1** kiedy stan logiczny sygnału przed instrukcją ma wartość **TRUE / 1**.

Ustawia stan **FALSE / 0** kiedy stan logiczny sygnału przed instrukcją ma wartość **FALSE / 0**



I0.0	I0.1	Q0.0
0	0	FALSE
0	1	FALSE
1	0	FALSE
1	1	TRUE